

# H27A1A2(冬学期) 融合情報学コース ポスター発表会プログラム

## 2015 A1A2(Winter) CCS Course Poster Session Program

日時:2016年1月29日(金) 10:25~12:10

場所:武田ホール(武田先端知ビル5F)・浅野キャンパス

Venue: Takeda Hall + Foyer on Takeda Sentanchi Bldg. 5F

Poster No.	Grade 学年	Name 氏名	Supervisor 指導教員	Title 発表題目	Judge 1 審査員1	Judge 2 審査員2
01-MU	D2	内田 秀継 UCHIDA HIDETSUGU	Prof. Minematsu 峯松 信明	発話トレーニングに向けた調音運動の推定法の検討 A study on estimation methods for articulatory movements toward pronunciation training	Assoc. Prof. Yatani 矢谷 浩司	Prof. Aida 相田 仁
02-LP	D2	菊田 和孝 KIKUTA KAZUTAKA	Prof. Akira Hirose 廣瀬 明	狭帯域干渉波の到来方向と電力スペクトル密度を用いたUWBシステムにおける干渉低減 Interference Mitigation in UWB Systems Utilizing Direction of Arrival and Power-Spectrum Density of Narrowband Interfering Waves	Prof. Morikawa 森川 博之	Prof. Minematsu 峯松 信明
03-MU	D2	新島 有信 NIIJIMA ARINOBU	Assoc. Prof. Ogawa 小川 剛史	視触覚融合コンテンツにおける視覚と触覚のクロスモーダル知覚に関する検討 A Study on Cross Modal Perception of Visual Sensation and Tactile Sensation in Visual Tactile Contents	Assoc. Prof. Yatani 矢谷 浩司	Assoc. Prof. Oishi 大石 岳史
04-LP	D2	宮崎 耕太郎 MIYAZAKI KOUTAROU	Prof. Sakurai 櫻井 貴康	パワーデバイス向け高自由度波形制御可能なアクティブゲート駆動回路 Active Gate-Driver Circuits with Highly Free Wave-Shape Control Capability for Power Devices	Prof. Ikeda 池田 誠	Assoc. Prof. Iizuka 飯塚 哲也
05-LP	D2	カンチャナウィロクン パリット KANJANAVIROJKUL PARIT	Prof. Asada 浅田 邦博	Design of a low power CMOS pulse generator using transmission line 伝送線路を用いた停電力CMOSパルス発生器の設計	Assoc. Prof. Takamiya 高宮 真	Assoc. Prof. Mita 三田 吉郎
06-MU	D2	モラレス エスピノサ カロス イマヌエル MORALES ESPINOZA CARLOS EMANUEL	Assoc. Prof. Oishi 大石 岳史	Depth Estimation and Video Completion by Motion Analysis for Omnidirectional View 運動解析による全方位映像の奥行き推定および補完	Prof. Hirose 廣瀬 明	Assoc. Prof. Sato 佐藤 周行
07-LP	D2	王 勤浩 WANG QINHAO	Prof. Fujita 藤田 昌宏	High-Level ECO Through Mapping with Gate-Level Design ゲートレベル設計とのマッピングによる高位ECO手法	Assoc. Prof. Nakayama 中山 雅哉	Prof. Ikeda 池田 誠
08-MU	M2	早乙女 高大 SOTOME TAKAHIRO	Prof. Aida 相田 仁	ウェブブラウザにおける既読コンテンツの検出・表示手法の検討 A Study of Methods for Detecting and Showing Already Read Contents in Web Browsers	Assoc. Prof. Tsuruoka 鶴岡 慶雅	Prof. Minematsu 峯松 信明
09-MU	M2	コウ ケイグン HOU JIYUAN	Assoc. Prof. Nakayama 中山 雅哉	インフラストラクチャモード802.11無線LANチャンネル利用率向上のためのアクセス制御手法の提案 A proposal of access control method to improve channel utilization ratio for infrastructure mode 802.11 wireless LAN environment	Prof. Morikawa 森川 博之	Assoc. Prof. Sekiya 関谷 勇司
10-LP	M2	ル イ Lu Yi	Prof. Fujita 藤田 昌宏	Interconnection Aware Compiler for Mesh-Structured Reconfigurable Processors メッシュ構造の再構成可能なプロセッサのための内部配線を考慮したコンパイラ	Assoc. Prof. Sato 佐藤 周行	Assoc. Prof. Oishi 大石 岳史
11-LP	M2	モアー コンラッド ジンヨン Moore Conrad JinYong	Prof. Fujita 藤田 昌宏	Testing and Diagnosing Single and Multiple Faults with Automatic Test Pattern Generation ATPGによる単一・多重故障検出と診断手法	Prof. Aida 相田 仁	Assoc. Prof. Nakayama 中山 雅哉